# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

59-025589

(43) Date of publication of application: 09.02.1984

(51)Int.CI.

H02P 5/00

(21)Application number: 57-135345

(71)Applicant: MATSUSHITA ELECTRIC IND CO

(22) Date of filing:

02.08.1982

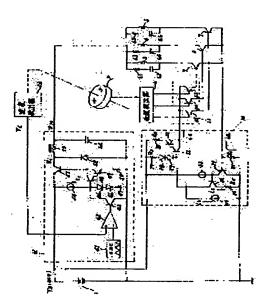
(72)Inventor: GOTO MAKOTO

### (54) DC MOTOR

## (57) Abstract:

PURPOSE: To obtain the commutatorless DC motor generating small base current loss at low current conducting time by a method herein the base current of a driving switching transistor is increased or decreased corresponding to the detected value of a motor coil supply current.

CONSTITUTION: The switching transistor 51 of a voltage converter 12 performs ON, OFF action by the duty corresponded to a speed detecting signal Vd. The common emitter current of a selector 11 is supplied by a base current supplier 10, and the base current supplier 10 detects the coil supply current Ia according to the voltage drop of a current detecting resistor 21. The voltage drop thereof is converted into a current i2 by a transistor 22, the emitter follower transistor 24 of a constant current source 23 and a resistor 25. The current i2 is synthesized with the current I3 of a constant current source 26, inverted and amplified by a current mirror (diodes 28, 29, resistors. 27, 30, and transistors 31, 32) to be made as the current i4, and is made as the base current of the driving transistors 7 \( \preceive{9} \) selected by the selector 11.



#### LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

## (19) 日本国特許庁 (JP)

① 特許出願公開

## ⑩公開特許公報(A)

昭59-25589

(5) Int. Cl.<sup>3</sup> H 02 P 5/00

識別記号 103 庁内整理番号 K 7927-5H 母公開 昭和59年(1984)2月9日

発明の数 2 審査請求 未請求

(全 7 頁)

図直流モータ

願 昭57-135345

②特②出

願 昭57(1982)8月2日

仰発 明 者 後藤誠

門真市大字門真1006番地松下電 器産業株式会社内

D出 願 人 松下電器産業株式会社

門真市大字門真1006番地

砂代 理 人 弁理士 森本義弘

明 和 4

1. 発明の名称

直流モータ

- 2. 特許請求の範囲
  - 1. 複数個の磁像を有する界磁手段と、複数個のコイルと、前記コイルへの複数路を切換路をあためにオン・オフ助作する複数値のを収めます。 るためにオン・オフ助作する複数値を収めます。 うンジスタと、モータ可能の位置を投めます。 る位置校出手段と、前記を設め上ランジスタと、 を選択する選択手段と、加記を以上ランジスタを、 を選択する選択手段と、加記をはする。 が供給手段とを其備し、加を供給する。 が供給手段とを其備し、他にではない。 が供出手段をは、前記をははかる。 が供出手段をは、前記では、 が供出手段をなり、 が供出手段をなり、 が供出手段をなり、 がには、 がにはいるには、 がにはいるには、 がにないた。 がにはいるには、 がにないた。 がにはいるには、 がにないた。 がにはいるには、 がにないた。 がにないた。 がにはいるには、 がにはいるには、 がにないた。 がにはいるには、 がにはいるには、 がにないた。 がにないた。 がにはいるには、 がにないた。 がにはいるには、 がにないた。 がにはいるには、 がにないた。 がにはいるには、 がにないた。 がにはいるには、 がにないるには、 がにはいるには、 がにないるには、 がにないるとないるには、 がにないるとないる。 がにないるには、 がにないるとないるには、 がにないるとないるには、 がにないるには、 がにないるとないる。 がにないるとないる。 がにないるとないる。 がにないるとないる。 がにないる。 がにないる。 がにないる。 がにないる。 がにないる。 がにないる。 がにないる。 がはないる。 がないる。 がないるないる。 がないる。 がないないる。 がないる。 がないる。 がないる。 がないるないる。 がないるないる。 がないるないなないる。 がないるないる。 がないるないなないなない
  - 2. 複数個の磁振を有する界磁手段と、複数個 のコイルと、削記コイルへの電流路を切換え るためにオン・オフ助作する複数個の駆動ト

ランジスタと、モータ可動部の位置を検出す る位置検出手段と、前記位置検出手段の出力 に厄助してオンとなる前記駆励トランジスタ を選択する選択手段と、直流堆源から可変出 力の直流地圧を得るスイッチングトランジス タを有するスイッチング方式の耀圧変換手段 と、前記駆動トランジスタのオン時のペース **電流および前記電圧変換手段のスイッチング** トランシスタのオン時のペース電流を供給す るベース電流供給手段とを具備し、前記ペー ス電流供給手段は前記コイルへの供給電流を 検出する健僚検出手段を含んで構成され、前 記憶流検出手段の出力に応動して前記駆動ト ランジスタのペース電流および前記スイッチ ングトランジスタのベース框流を災化させた 遊猟モータ。

3. 発明の詳細な説明

遊菜上の利用分野

本発明は追儺モータに関するものであり、特に、 超版から供給される魅力を効率良く利用するよう

特開昭59-25589(2)

にしたものである。 従来例の構成とその問題点

そのような欠点を解消するために、本出額人は 特額昭 54-17375 号において、可災出力の追流 電圧を収り出すことのできるスインチング方式の 電圧変換器を使用した電力効率の良い追流モータ について、電子整流子形の直流モータを例にとつ

くするために必要とされる)を可能とするペース 電流を常時駆動トランジスタに与えるようにする ならば、定速回転時の小塊流通電時において大幅 な損失電力を生じて好ましくない。

削述の引例では、駆動トランジスタをダーリントン接続された2個のトランジスタによつて構成し、ベース電侃値の絶対値自体を小さくなしている。しかし、との様な構成では、オン時の飽和電圧が

VCE(sat)(ダーリントン)=VBE + VCE(sat)
と通常のトランジスタ飽和程圧 VCE(sat) = 0.1~0.6
V(通程観流による)よりも VBE = 0.7 Vも大きく
なり、ダーリントン接続された駆動トランジスタ
での魅力損失が大きくなり、好ましくない。
発明の目的

本発明は、そのような点を考慮し、コイルに供給されている電流を検出し、その検出値に応動して駆助トランジスタのペース電流を増減させるととによつて(駆励トランジスタはオン・オフ動作)、低電流通路時のペース電流損失を小さくなした電

て説明している。ととろで、このような電子整体 子形の直流モータにおいては、コイルに収動トラ ンジスタを介して電流、地圧を供給している。各 駆動トランジスタはモータ可動部(ロータ)の位 **催に応動してオン・オフする。いま、速度制御を** 施とす場合を考えると、モータの起動・加速段階 においては、前記電圧変換器の出力電圧が大きく なりコイルに大地流を供給する必要があり、脳助 トランシスタのペース超流を大きくしなければな らない。一方、所定速度にて制御されている状態 (定速回転制御状態) において、地圧変換器の出 力耀圧は負荷トルクと逆起耀圧(モータの回転速 度に比例)に応助した所要の値となり、収励トラ ンジスタのコイルへの供給電流は起動・加速時と 比較すればかなり小さな値となる(一例をあげれ ば、起助時約2Aで定速制即時250mA程度となる)。 従つて、超動時の大電流時に必要とされる駆動ト ランシスタのペース電流に較べて、定速制御時に 必要とされるペース電流は大幅に小さくなる。そ の結果、起動時の大電旅通覧(起動トルクを大き

子整流子形の直流モータを提供することを目的と するものである。

発明の構成

更に本発明は、直流地派から可変出力の直流促 圧を得るスイッチングトランジスタを有するスイ ッチング方式の配圧変換手段を具備し、ベース間 硫供給手段は駆動トランジスタのオン時のベース 電流 および 電圧変換手段のスイッチングトランジスタのオン時のペース 電流を供給するとともに、前記ペース 電流 供給手段 はコイルへの供給 電流を換出する 環流 投出手段を含んで構成され、前記 戦 放火出手段の出力に 応助して 前記 取助トランジスタのペース 電流 おまび 前記 スイッチングトランジスタのペース 電流を変化させるよう に 構成したものである。

#### 実施例の説明

44の電流 I, かタイオード個個、抵抗例例、トランシスタ個個からなるカレントミラーに供給されて、I, に比例(約40倍)した電流をトランシスタ個個のコレクタ側より吸引する。このコレクタ間流はスインチングトランシスタ例をオンにする。・ナなわち、スインチングトランシスタ例をオンにする。・ナなわち、スインチングトランシスタ例は速度換出信・号 Vd に対応したオン時間比率(デューティ)にてオン・オフ動作する。

スイッチングドランジスタ町がオンになると順流 電源 (1) の 電圧 Vs (20 V) が出力され (Vi = Vs)、インダクタンス聚子師を介してコンデンサ師なよびコイル (3) (4) (5) に供給される。スイッチングトランジスタ町がオフになるとフライホイールダイオード節が導通し、インダクタンス聚子師 に 密えられたエネルギーを負荷側に供給する。 その結果、ダイオード 動、インダクタンス聚子 師、コンデンサ師にて平滑され、電圧変換器 (20 の 出力 電圧 V M はスイッチングトランジスタ町のオン時間 比率に対応した値(速度 依出信号 Vd に対応した値)となる。

出器(0)の出力に応動してオンとなる駆動トランジスタを選択する選択器、04は直流電源1 とコイル(3)(4)(6)の間に挿入されたスイッチング方式の電圧変換器である。また、04はマグネット(3)の回転速度を検出し、その速度に対応した電圧信号Vdを得る速度検出器である。

次に、その動作について説明する。マグネット(2)(モータ可動部)の回転速度を速度検出器のにて 換出して、その速度に対応した電圧値号 Vd を電圧変換器ののコンパレーク Ma に入力する。 電圧変換器のの発援器例は、所定周波数(50 KHz 程度)の鋸歯状被倡号を発生する。 電圧値号 Vd と鋸歯状 被倡号 Vd すなわち速度換出僧号 Vd に対応したデュティにてトランジスタ Ma をオン・オフ動作させる。

トランシスタ 日がオンの時には定 地 流 級 40の 電 流 I な パイ パス し、トランシスタ 60 69 が オフと なり、スイッチングトランシスタ 60 のベース 電流 を 零となし、スイッチングトランシスタ 60 をオフ に する。トランシスタ 61 がオフの時には、定 遅 流 顔

位置検出器(6)はマグネット(2)の磁束を感知するオール素子とその出力を整形合成する回路によつて構成され、モータ可動部の位置に応じたディジタル的な電圧信号を選択器(11)の各トランジスタは34 54 50 のペース端子に印加している。

選択器のの共通エミンタ地がはベース地流供給器のによつて供給されている。ベース地流供給器のは、コイルに供給される地流 Iaを現成路に直列に挿入された抵抗の(地流検出手段)の他圧除下によつて校出する。その組圧降下は、トランツス

特開昭59-25589(4)

タ畑と定電流源四のエミッタホロワーおよびトランジスタ畑と抵抗畑によつて電流 1.2に変換される。トランジスタ畑と似のベース・エミッタ間順方向配圧(約0.7 V)は相殺され、抵抗畑と畑の電圧降下は等しくなるから、抵抗畑と畑の値をそれぞれ Ru, Ruとすると

$$i_{z} = \left(\frac{R_{1}}{R_{2}}\right) \cdot I_{a} \qquad \cdots \qquad (1)$$

となり、トランジスタ畑のエミッタ観流 1. はコイルへの供給増流 Ia(とこでは、駅動ドランジスタのエミッタ観侃)に応動(比例)して変化する。ここで、 Ri=1000・Riとすれば 1. は Iaの1000 分の1となり、十分に小さくなる(通常、Riは Riの1000 倍以上に散定される)。また、Riにおける電圧降下の最大値は 0.1 V 程度で良く、 検出に伴う 配力損失は小さい(電流が少なくなると Riにおける電力損失は小さい(電流が少なくなると Riにおける電力損失は大幅に小さくなる)。

地流 1. はトランジスタ似のコレクタ組流となり(トランジスタ似の超流増幅度が大きい)、定電流源 1. と合成されて、カレントミラー(タイプオート2011 の 1. トランジスタの 10 20 )

スイッチングトランジスタ的のオン時間比率が大 きくなり、殖圧変換器のの出力電圧Vmを大きくし、 コイル(3)(4)(6)への供給電流を大きくする。コイル △の電流を大きくするためには、駆動トランジス タ (7) (8) (9) のオン時の通耀耀旒 Ia を大きくする必要 があり、従つて、そのペース電流を大きくする必 要がある。いま、コイルへの供給超硫laを 2 A と し、駆動トランジスタのオン時での電流増幅度 hpgを25とすると、そのペース組織として 2A/25 = 80 mA 以上の電流を供給する必要がある。 こと で、定速制御状態におけるコイルへの供給電流が 250mA (負荷トルクに対応)になるものとすると、 駅動トランジスタ(7)(8)(9)のオン時のペース電流と して 250mA/25 = 10mA を必要とされるにすぎない。 とのとき、起助・加速時に必要とされるペース値 從 (80mA以上)をそのまま硫すものとすれば、80 mA - 10mA = 70mA の損失 (70mA×20V=1.4W)を 生じるととになる。

本契施例では、ベース超硫供給器のによりコイルへの地流Iaに応助して駆動トランジスクのオン

により反転増製されて出力電流 i, となり、選択器 似にて選ばれた駆動トランジスタのベース電流と なる。抵抗切と例の抵抗値をそれぞれ 以, 以とす ると、出力電流 i, (駆動トランジスタのベース電流)

$$i_4 = (\frac{R_4}{R_4}) \cdot (i_2 + I_3)$$
 ..... (2)

となる(ダイオード回回の選圧降下とトランジスタ(の)ののベース・エミッタ間選圧降下は相較する)。 すなわち、オンとなる駆動トランジスタのベース 地流 i, は、コイルへの供給 超流 Ia が大きい時には 大きくなり、コイルへの供給 超流 Ia が小さい時に は小さくなる。ととで、R<sub>1</sub> = 40・R<sub>4</sub> とすると i, は (i<sub>2</sub>+I<sub>3</sub>)の 40倍となる(通常、R<sub>3</sub>はR<sub>4</sub>の 10 倍以上 に設定される)。

第1図に示した本発明の契施例では、駆動トランシスタのベース電流i.をコイルへの供給 電流 Ia に応じて変化させているために、定速制御状態におけるペース 電流損失が 著しく小さく なつている。 これについて説明すれば、モータの起動・加速段階において速度検出器 GD の出力 Vd は小さくなか、

時のベース 罹流を変化させ、起動・加速時でも十分に大きなベース 罹硫(80mA 以上)を供給すると共に、定連制御状態にかいてはそのベース 罹硫を小さくするようにしている。 すなわち、 Ia = 2Aとすると ia = 2A/1000 = 2mAとなり、 Ia = 0.1mAとすると ia + Ia = 2.1mAとなり、 収動トランジスタ(1)(8)(9)のベース 電流は ia = 40・(ia + Ia) = 84mAとなる(収動トランジスタは十分にオンとなる)。また、 Ia = 250mA(定速回転状態)のときには ia = 0.25mAとなり、 ia + Ia = 0.35mAであるから ia = 14mAとなる(必要ベース 管流は 10mAであるから、 駆動トランジスタ(1)(8)(9)はオン・オフ助作する)。従つて、 84mA - 14mA = 70mAのベース 罹流 損失 (70mA×20V = 1.4 W)が軽減されている。

なお、曜圧 変換器 03 の出力 鬼圧 V<sub>M</sub> が 38 の 秋 頃(コイルへの供給 曜流 Ia が 37)より モータの起動・加速を行なり場合には、速度検出器 03 の出力 Vd が小さくなり、スイッチングトランシスタのオン 時間 比率が大きくなり、その出力 鬼圧 V<sub>M</sub> を大きくする。 週択器 03 にて 選択された 駆動トランシスタの

特別昭59~ 25589 (5)

初期のベース電流は定電流原図の電流 I。に対応する値(i。=40・I。=4m A)であり、駆動トランジスタの通電電流は Ia=hpe・i。=100m A となり、完全なオン(飽和)とはならないが、 その通電電流 Ia によりベース電流供給 器 00 の電流 i。が流れ、さらに電流 Ia を大きくし、駆動トランジスタを完全なオンとなるように動作する。 すなわち、過渡的に正帰還が生じて駆動トランジスタはオンとなる。 このような正帰遺動作を安定に作動させ、かつペース電流損失を小さくするためには、 次のように設定することが超ましい。

- ① コイルへの供給電流が等の場合にも駆励トランジスタに所定の小さなペース電流が供給されるようにする(選択器似にて選択された 収励トランジスタ)。
- ② ベース電流供給器のにおける電流 Iaから駆動トランシスタのベース電流 i,までの変換利得を Ai (第1図では Ai = (Ri/Ri)・(Ri/Ri)である)とし、駆動トランシスタの電流増幅度を Ai (Ai = 1 + hife)とするとき、総合版 Ai・

とするととが好ましい。

 $i_9 = (R_1/R_2) \cdot I_2$ 

すると

なお、コイル(3)(4)(5)に並列に接続された抵抗的 関係とコンデンサ間 181 間の直列回路は、縄流路の 切り換えに伴つてコイル(3)(4)(5)に生じるスパイク 電圧を低波するものである。

第2図に本発明の他の実施例を表わす電気回路 図を示す。本実施例では、第1図の電圧変換器ののスイッチングトランジスタののオン時のベース 電流もコイルへの供給電流 Ia に応動して変化させ、 そのベース電流損失を軽減している。ベース電流 供給器のトランジスタのの抵抗四の値を Ri とすれ ば、その電流は

曜旅 i,となる。抵抗例例の値をそれぞれ Re, Rrと

A.を 1 に近づける。 契際には、 駆励トランジスタの 電流増幅 度 A.が変動しやすいために、

 $0.8 \leq A_1 \cdot A_2 \leq 10 \qquad \cdots \qquad (3)$ 

とするととが好ましい。

( A<sub>1</sub>・A<sub>2</sub>が小さすぎると大塊流動作時の駆動トランジスタが十分にオンとならないために、コイル境流の最大値が小さくなる。また、A<sub>1</sub>・A<sub>2</sub>が大きすぎると、駆動トランジスタに遇剰なペース電流を供給することになり、ペース電流の軽減効果が小さくなる。)

また、第1図の実施例では、駆動トランジスタがオン(飽和)している場合には、ペース電流 i.の増加分がそのまま電流 Iaの増加分となるために、ペース電流自体による正帰還が生じている。とのような正帰還によつて、過大なペース電流が生じないようにするためには、前述の A. を 1 より小さくすることが必要となり(駆動トランジスタは完全に飽和しているので、増加分に対する電流増幅度 A.= 1 と考えて良い)、

 $\Lambda_1 \leq 0.5 \qquad \cdots \qquad (4)$ 

 $i_7 = (R_0/R_1) \cdot (i_9 + I_0)$  ..... (6)

となる。ととで、 $R_0=1000\cdot R_1$ ,  $I_0=0.1\,\text{mA}$ ,  $R_0=40\cdot R_1$ とし、スイッチングトランジスタの10の態流増幅度を25とすると、劇動トランジスタのベース観流損失の低減の場合と同じように、スイッチングトランジスタ例のベース観流損失が小さくなる(定速回転制御状態)。すなわち、 $I_0=2.1\,\text{mA}$  であるから $I_0+I_0=2.1\,\text{mA}$  となり、 $I_0=0.1\,\text{mA}$  となるのカンドのベース観流 $I_0+I_0=1.0\,\text{mA}$  となるのから $I_0=1.0\,\text{mA}$  となるのから $I_0=1.0\,\text{mA}$  となるのから $I_0=1.0\,\text{mA}$  となるのから $I_0=1.0\,\text{mA}$  となるのから $I_0=1.0\,\text{mA}$  となるの必要ベース電流は $I_0=0.3\,\text{mA}$  であるから $I_0=1.0\,\text{mA}$ )。

また、 Iaから i,までの変換利得を B<sub>1</sub>(B<sub>1</sub>=(R<sub>1</sub>/R<sub>2</sub>)・(R<sub>2</sub>/R<sub>3</sub>))とし、スイッチンクトランジスク B<sub>1</sub>の 配 放 増 盤 度を B<sub>1</sub>とすると、

 $B_1 \cdot B_2 \neq 1 \qquad \cdots \qquad (7)$ 

 $0.8 \le B_1 \cdot B_2 \le 10$  ..... (8)

とすることが好ましい。さらに、Ia=0のときにも、

特別昭59~ 25589(6)

スイッチングトランジスタ的に小さなペース電流 を供給することも重要である。

なお、スインチングトランジスタ町のベース堰流 1.tから躍成 Ia への直接の伝達 はないので、 B.i 自体の制限は考えなくても良い。 その他、駅助トランジスタ (7) (8) (9) のベース電流損失の軽減の方法については、第1図の実施例と同様であり、説明を省略する。

なお、前述の実施例では、3相のコイルを使用した例を示したが、本発明はそのような場合に限らず、一般に、複数個のコイルを有する直流モータを構成できる。また、速度検出器的、位置検出器の等は関知の各種の構成が採用できる。さらに、回転型の直流モータに限らず、モータ可動部が直進移動する直進型の直流モータも構成できる。その他、本発明の主旨を変えずして種々の変形が可能である。

#### 発明の効果

以上の説明から明らかなように、本発明の直流モータは魅力効率の良い構成となしている。従つ

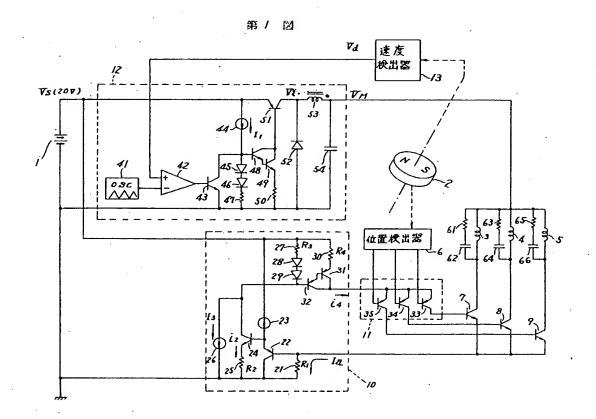
て、本籍明にもとずいて、乾魃池を耀原とする音響、映像機器用の直流モータを構成するならば、 消費地力の小さい躍心野命の長い機器を実現する ことができる。

#### 4. 図面の簡単な説明

第1図は本発明の一実施例を表わす電気回路図、 第2図は本発明の他の実施例を表わす電気回路図 である。

(1) … 直流電源、(2) … マグネット、(3) (4) (6) … コイル、(6) … 位置検出器、(7) (8) (0) … 威動トランジスタ、(4) … ペース超流供給器、(1) … 選択器、(2) … 植圧変換器、(4) … 速度検出器、(2) … 電流検出用の抵抗、(4) … 発振器、(4) … コンバレータ、(5) … スイッチングトランジスタ

代理人 森本義弘



-478-

